|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| Код | | | Входы предустановки | | | | | | | | | | | | | | | |
| К3 | К2 | К1 | А1 | А2 | А3 | А4 | А5 | А6 | А7 | А8 | А9 | А10 | А11 | А12 | А13 | А14 | А15 | А16 |
| 1 | 1 | 1 | 1 | 1 | 1 | 1 | 0 | 1 | 0 | 0 | 0 | 0 | 1 | 1 | 1 | 1 | 1 | 1 |
| М=2 | | | Р5 | Р1 | | | Р4 | | | | Р3 | | | | Р2 | | | |
| 1 | 7 | | | 2 | | | | 12 | | | | 15 | | | |

Таблица 8

Необходимо помнить, что в первые три такта осуществляется загрузка коэффициента деления, при этом код на входах К1, К2, К3 должен быть временно установлен в соответствии с таблицей для определения распределения входов между Р5 и Р1(последняя строка).

Федеральное государственное бюджетное образовательное учреждение высшего

образования

«Чувашский государственный университет им. И.Н. Ульянова»

Цифровая схемотехника

Реферат на тему “Счетчики”

Выполнил: Иванов В.С.

студент группы ИВТ-41-22

Чебоксары, 2024